

# X68030

## 回路図

1. メイン基板

メイン基本配線図(1)

メイン基本配線図(2)

メイン基本配線図(3)

メイン基本配線図(4)

メイン基本配線図(5)

メイン基本配線図(6)

メイン基本配線図(7)

3. メイン基本配線図(7)

コントロール基板

コントロール基本配線図

4. I/O、FDコネクタ、SCSIコネクタ、LED基本配線図

I/O、FDコネクタ、SCSIコネクタ、LED基本

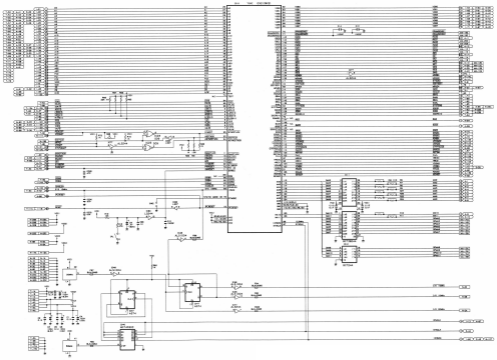
基板

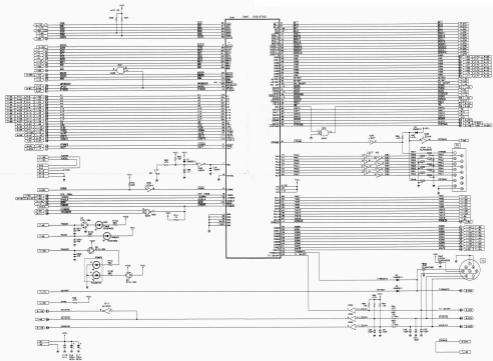
I/O、FDコネクタ、SCSIコネクタ、LED基本配線図

電源部基本配線図



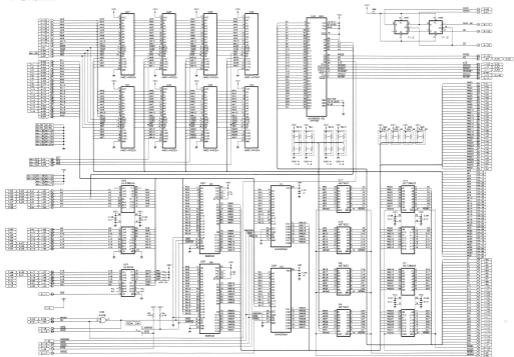
メイン基本配線図 2



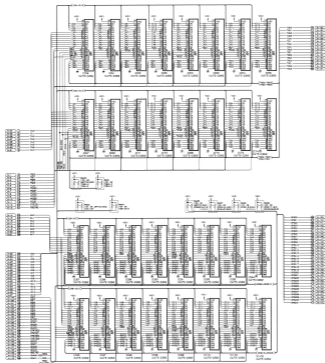


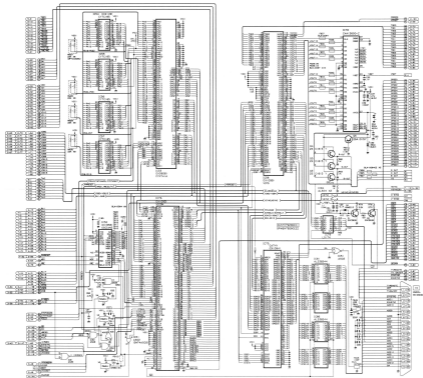


メイン基本配線図(4)

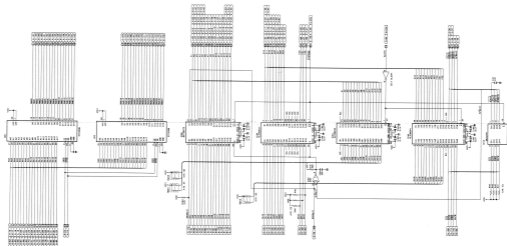


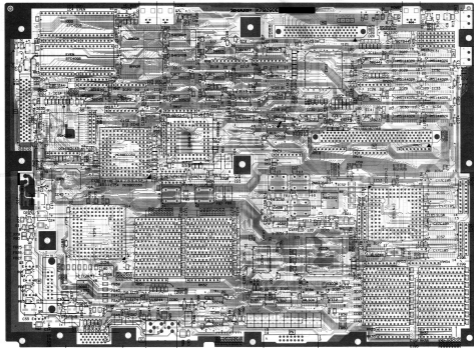
メイン基板配線図⑤





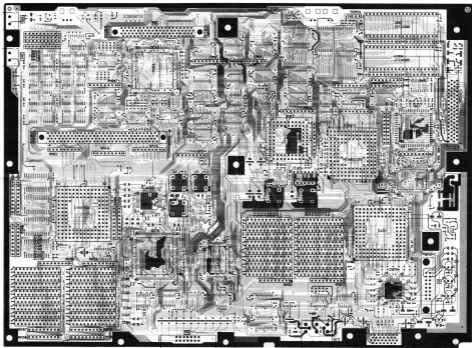
メイン基本配線図(7)

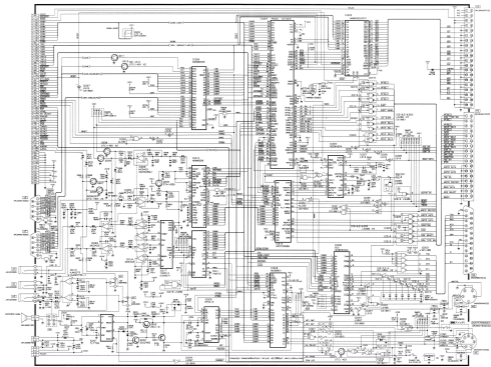


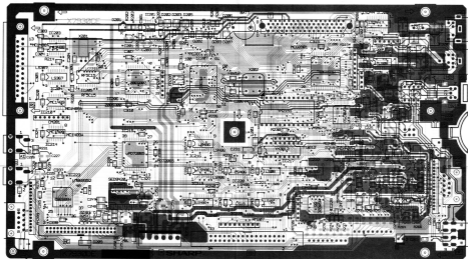




メイン基板  
中図裏

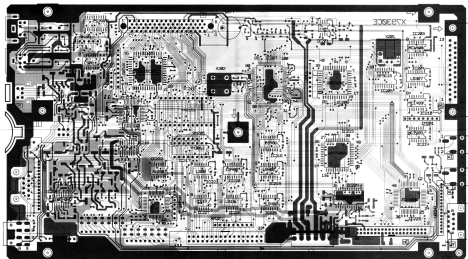


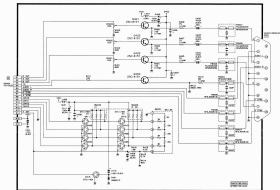




コントロール基板

半成体

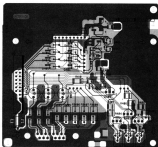




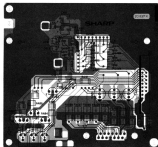


## アナログ基板

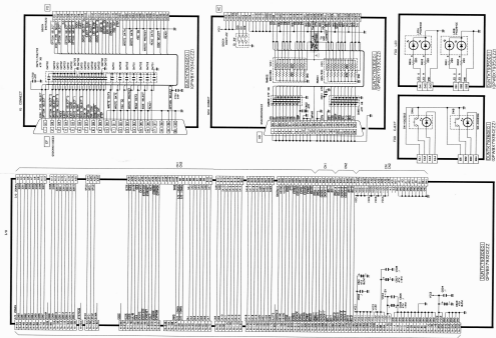
### 平面図



### 部品表



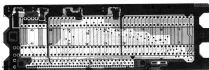
10. PDコネクタ、SCSIコネクタ、LED基本配線図



## I/O、FDコネクタ、SCSIコネクタ、LED基板

### I/O基板

半製品

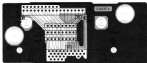


部品図

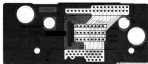


### FDコネクタ基板

半製品

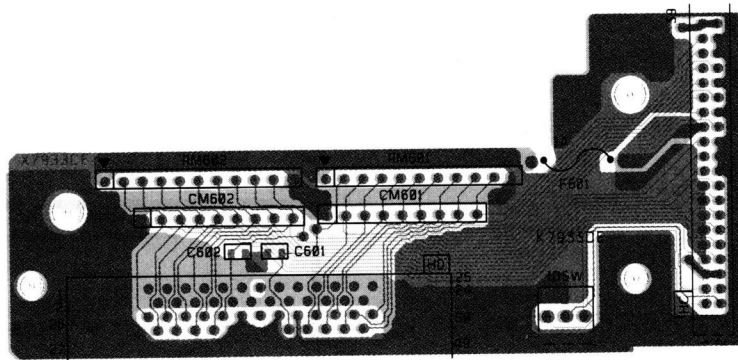


部品図

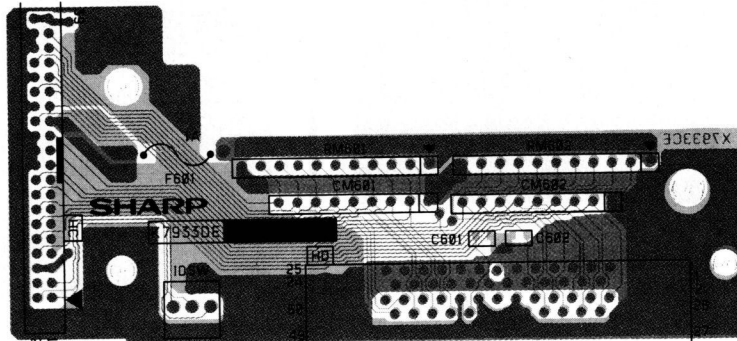


SCSIコネクタ基板

半田面

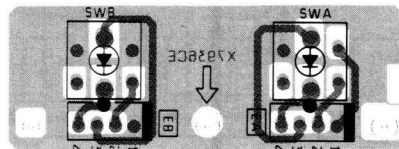


部品面

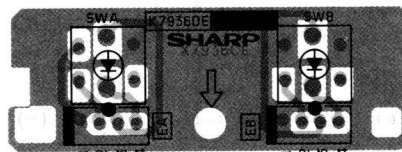


FDDイジェクト基板

半田面

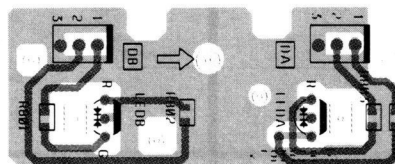


部品面

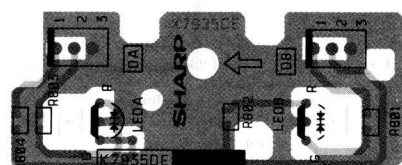


FDD基板

半田面



部品面



電源部基本配線図

(UADP-0069CEZZ)

